# This Page Is Inserted by IFW Operations and is not a part of the Official Record

## BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

## STEP-OUT DETECTING DEVICE IN CENTERLESS SYNCHRONOUS **MOTOR**

Patent Number:

JP9294390

Publication date:

1997-11-11

Inventor(s):

**UEDA HIDEFUMI** 

Applicant(s)::

YASKAWA ELECTRIC CORP

Requested Patent:

☐ JP9294390

Application Number: JP19960105908 19960425

Priority Number(s):

IPC Classification:

H02P6/18: H02P6/12

EC Classification:

Equivalents:

#### Abstract

PROBLEM TO BE SOLVED: To detect step-out in any states such as high speed, large current, regenerative mode or stop condition by performing step-out detection when the effective value of current of a stator winding exceeds a judging level, and a power factor angle between the stator winding and a voltage applied to a stator winding has reached a particular value.

SOLUTION: An effective value of a current of a stator winding can be determined by detecting an instantaneous current value flowing the stator windings of V-phase and W-phase from current detectors 3 and 4. Also, based on the detected values detected from a DC power supply voltage detector, an arithmetic device 1 controls ON/OFF time to six power transistors, the arithmetic device 1 controls and detects the effective value of voltage applied to the stator windings, and the power actor angle between the voltage applied to stator windings and stator winding current can be determined. Therefore, when the effective value of current of stator winding exceeds the preset judging level and the power factor angle has a value close to 90 deg., the step-out detection can be performed for any state of step-out.

Data supplied from the esp@cenet database - I2

## (19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号

## 特開平9-294390

(43)公開日 平成9年(1997)11月11日

(51) Int.Cl. <sup>8</sup>		識別記号	庁内整理番号	FΙ			技術表示箇所
H02P	6/18			H02P	6/02	371S	
	6/12					371D	

審査請求 未請求 請求項の数4 OL (全 11 頁)

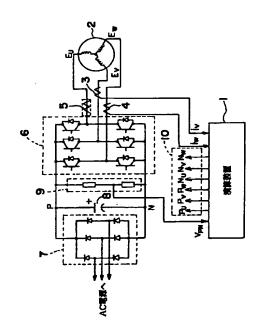
(21) 出願番号	特質平8-105908	(71) 出題人 000006622	
(m-) britistin . )	1481 - 20000	株式会社安川電機	
(22)出顧日	平成8年(1996)4月25日	福岡県北九州市八幡西区黒崎城石 2	番1号
		(72)発明者 上田 英史	
		福岡県北九州市八幡西区黒崎城石 2 株式会社安川電機内	番1号
		(74)代理人 弁理士 小堀 益	

#### (54) 【発明の名称】 センサレス同期モータにおける脱調検出装置

## (57)【要約】

【課題】 高速・大電流・回生モード・停止状態のいず れの状態においても脱調を検出できる装置を提供する。

【解決手段】 3相交流電圧を固定子側巻線に印加し固定子巻線を流れる電流と回転子側の永久磁石による磁界との相互作用によりトルクを発生し回転するセンサレス同期モータ(2)の駆動装置において、前記固定子巻線の電流実効値について判別レベルを設定し、前記固定子巻線の電流実効値が前記判別レベルを越え、かつ前記固定子巻線に印加されている電圧と固定子巻線電流との間の力率角が90°に近い値となった場合に脱調検出をする手段(1)を備えたセンサレス同期モータにおける脱調検出装置。



### 【特許請求の範囲】

【請求項1】 3相交流電圧を固定子側巻線に印加し固定子巻線を流れる電流と回転子側の永久磁石による磁界との相互作用によりトルクを発生し回転するセンサレス同期モータの駆動装置において、

前記固定子巻線の電流実効値について判別レベルを設定し、前記固定子巻線の電流実効値が前記判別レベルを越え、かつ前記固定子巻線に印加されている電圧と固定子巻線電流との間の力率角が90°に近い値となった場合に脱調検出をする手段を備えたことを特徴とするセンサ 10 レス同期モータにおける脱調検出装置。

【請求項2】 力率角の検出において、各固定子巻線への印加電圧瞬時値として各端子部から端子電圧検出器により直接検出した値を使用することを特徴とする請求項1記載のセンサレス同期モータにおける脱調検出装置。

【請求項3】 力率角φを

φ=cos<sup>-1</sup> {vpN·idc/(3·E·i)}
ここでvpN:直流電圧検出値、idc:直流分、E:固定
子巻線に印加している電圧の実効値、i:固定子巻線の
電流実効値から検出することを特徴とする請求項1また 20
は2記載のセンサレス同期モータにおける脱調検出装
置。

【請求項4】 電流実効値を検出する手段は、センサレス同期モータを駆動するインバータを構成する上下段のトランジスタのうち一方の段のトランジスタがオンしている瞬間に、そのオンしている相の固定子巻線を流れる瞬時電流値を検出することを特徴とする請求項1~3項のいずれかの項に記載のセンサレス同期モータにおける脱調検出装置。

## 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、センサレス3相交 流同期モータの駆動装置におけるセンサレス同期モータ の脱調検出装置に関する。

[0002]

【従来の技術】従来、センサレス同期モータにおける脱調検出方法としては、駆動装置を矩形波駆動方式とし、無通電相の巻線端子に表れる同期モータの誘起電圧と同期モータの中性点電圧との比較から生成される通電切替信号の発生時間間隔において、前もって設定している時間間隔と実測した時間間隔とを比較し、実測した時間間隔が短い場合に脱調を検出する、図8に示すような方法(特開平3-207290号公報)や直流電圧回路とスイッチング回路との間に流れる電流が通常と逆方向に流れた場合に脱調を検出する図10に示すような方法(特開平7-87782号公報)が提案されている。図8において、41はインバータを構成するスイッチング素子群、42はブラシレスモータ、43は位置検出回路制御装置、44は通電切替信号発生時間検出器、45はマイクロコンピュータである。通電切替信号発生時間検出器 50

44は、位置検出回路制御装置43からのスイッチング 素子群41の回転信号の一部を入力とし、ある回転信号 の出力時からその次の回転信号の出力までの時間を計測 してマイクロコンピュータ45にそのデータを送る。マ イクロコンピュータ45は通電切替信号発生時間検出器 4 4 よりある回転信号の出力時からその次の回転信号の 出力までの時間を受け取り、内部に記憶している時間設 定データと比較して検出時間が短いと、脱調と判断す る。その後、脱調の再起動の制御をする。図10におい て、51は直流ブラシレスモータ、52はインバータ回 路、53は整流回路、54は平滑コンデンサ、55はシ ャント抵抗である。56はモータ51のロータの位置を 検出するための位置検出回路であり、3相の比較器を有 している。比較器の出力が制御部57に出力され、制御 部57はモータ51の相巻線にそれぞれ誘起する電圧を ロータ位置検出部の比較器を通して監視し、その誘起電 圧の変化を基にロータの位置を検出しながらインバータ 回路52の各トランジスタに対する駆動信号を作成す る。インバータ回路52におけるシャント抵抗55の両 端に、順方向電流検知回路59及び逆方向電流検知回路 60からなる電流検知回路58が接続される。順方向電 流検知回路59及び逆方向電流検知回路60は、それぞ れ、シャント抵抗55に流れる順方向及び逆方向の電流 を検知し、それぞれ、設定値を超えているか否かを判定

[0003]

する。

【発明が解決しようとする課題】図8に示す従来の方法 においては、無通電用の端子に表れる誘起電圧から通電 切替信号を得ているが、この誘起電圧はインバータ回路 30 部52の上アーム、下アーム両トランジスタOFF後、 転流ダイオードを流れる転流電流が存在する間は検出で きず、この転流電流が消滅して初めて検出可能となる。 この動作を図9に示す説明図により説明すると、例えば w相を流れる通常電流は、図9(a)に示すように上ア ームのトランジスタ Pwと下アームのトランジスタ Nvが オンのときに流れ、図9(b)に示すように、w相の上 下両トランジスタオフ後、w相の転流ダイオードを流れ るw相の転流電流が消滅すると、w相端子に誘起電圧が 表れる。ところが、同期モータが高速で回転する場合 や、固定子巻線に流れる電流が大きい場合には、上アー ム、下アーム両トランジスタOFFの全期間中、転流電 流が存在し、従って誘起電圧を検出できず通電切替信号 も得られず脱調も検出できないという問題があった。ま た、後者の方法においては、図10に示す電流の流れる 方向の変化から脱調の検出を行うため、同期モータの回 転方向と逆方向のトルクを発生する回生モードとなる運 転状態がある時、この場合も電流の流れる方向が通常と 逆になるので脱調検出との区別ができず、また脱調停止 状態では検出できないという問題があった。 そこで本発 明が解決すべき課題は、高速・大電流・回生モード・停

止状態のいずれの状態においても脱調を検出できる装置 を提供することにある。

#### [0004]

【課題を解決するための手段】前記課題を解決するた め、本発明のセンサレス同期モータにおける脱調検出装 置は、3相交流電圧を固定子側巻線に印加し固定子巻線 を流れる電流と回転子側の永久磁石による磁界との相互 作用によりトルクを発生し回転するセンサレス同期モー タの駆動装置において、

前記固定子巻線の電流実効値について判別レベルを設定 10 し、前記固定子巻線の電流実効値が前記判別レベルを越 え、かつ前配固定子巻線に印加されている電圧と固定子 巻線電流との間の力率角が90°に近い値となった場合 に脱調検出をする手段を備えたものである。力率角の検 出においては、各固定子巻線への印加電圧瞬時値として 各端子部から端子電圧検出器により直接検出した値を使 用することができる。力率角々を

 $\phi = c \circ s^{-1} \{ v_{PN} \cdot i_{dc} / (3 \cdot E \cdot i) \}$ ここで VPN: 直流電圧検出値、idc: 直流分、E:固定 子巻線に印加している電圧の実効値、i:固定子巻線の 20 電流実効値から検出することができる。電流実効値を検 出する手段は、センサレス同期モータを駆動するインバ ータを構成する上下段のトランジスタのうち一方の段の トランジスタがオンしている瞬間に、そのオンしている 相の固定子巻線を流れる瞬時電流値を検出することがで きる。

## [0005]

【発明の実施の形態】以下、本発明の第1実施例を図1 に基づいて説明する。図1において、1は演算装置、2 はセンサレス同期モータ、3、4、5は第1の検出手段 30 である電流検出器、6はインバータ部、7はコンバータ 部、8は直流電源の平滑コンデンサ、9は第2の検出手 段である直流電源電圧検出器、10はインバータ部6に おける6個のパワートランジスタそれぞれへのオン/オ フ用ドライブ信号である。次に動作について説明する。 まず電流検出器3、4よりv相とw相の固定子巻線を流 れる瞬時電流値iv, iwを検出する。なお、説明のため v相とw相としたが、いずれの2相の組合せでも、ある いはまた3相全てを使用した場合でも同様である。ここ で固定子巻線電流実効値iは例えば

 $i = \{ (i_w)^2/2 + (i_w+2 \cdot i_v)^2/6 \} \frac{1}{2}$ から検出できる。また直流電源電圧検出器より検出した 検出値に基づき、演算装置1が6個のパワートランジス タへのオン/オフ時間を制御することで、演算装置1 は、固定子巻線に印加している電圧の実効値Eを制御・ 検出でき、さらに瞬時値iv, iwを検出した瞬間の各面 定子巻線への印加電圧Eu, Ev, Ewをも制御・検出で きる。このEu, Ev, Ew, iv, iwから、固定子巻線 に印加している電圧と固定子巻線電流との間の力率角 φ は例えば

 $\cos \phi = \{E_{\mathbf{v}} \cdot i_{\mathbf{v}} + E_{\mathbf{w}} \cdot i_{\mathbf{w}} + E_{\mathbf{u}} \cdot (-i_{\mathbf{v}} - i_{\mathbf{w}})\} / (3 \cdot E$ · i)

 $\phi = \cos^{-1} \left[ \left\{ E_{v} \cdot i_{v} + E_{w} \cdot i_{w} + E_{u} \cdot (-i_{v} - i_{w}) \right\} \right] / (3)$  $\cdot \mathbf{E} \cdot \mathbf{i}$ 

から検出できる。

【0006】センサレス同期モータが図2(a)に示す ようにピークをトルクポイントを越えて脱調状態へと移 行する際、図2 (a) に示すように、必ず同期モータの 出力トルクがゼロとなるポイントを通過する。この出力 トルクがゼロとなるポイント付近では、図2(c)に示 すように力率角は90°に近い値となり、かつ固定子巻 線電流の実効値iは大きな値となる。一方、同期状態で 出力トルクがゼロに近い場合、図2(b)に示すように 固定子巻線電流実効値 i は通常小さな値となるが、図2 (c) に示すように力率角は90°に近い値となるの で、力率角だけでは脱調検出の判別ができない。そこで 固定子巻線の電流実効値 i について判別レベルを設定 し、固定子巻線の電流実効値 i がこの判別レベルを越え かつ力率角φが90°に近い値となった場合に脱調検出 をする。停止状態でも同様に検出できる。

【0007】次に本発明の第2の実施例を図3に基づい て説明する。図3において1~10の各部は図1と同様 であり、11は第2の検出手段である各固定子巻線への 印加電圧を直接検出する電圧検出器である。次に第2の 実施例の動作について説明する。固定子巻線電流の実効 値iの検出は第1の実施例と同様であるが、力率角φの 検出において、各固定子巻線への印加電圧瞬時値が各端 子部から端子電圧検出器11により直接検出した値を使 用するところが第1の実施例と異なる。前記力率角φの 検出手段を除くその他の内容は全て第1の実施例と同様

【0008】次に本発明の第3の実施例を図4に基づい て説明する。図4において、21は第1の検出手段であ る電流検出器、22はローパスフィルタ部、23はピー クホールド部である。その他の構成は第1の実施例と同 様である。次に第3の実施例の動作について説明する。 まず電流検出器21より図5(a), (b)に示すよう な検出電流波形が得られる。この波形からローパスフィ ルタ部22により直流分idcを抽出し、一方ピークホー ルド23からはピーク電流値ipを抽出する。ここでip について、インバータ部6のPWM出力の1キャリア周 期後とのipをつなぎ合わせると図6に示すような電流 波形が得られる。この図6の電流波形のピーク値を抽出 する場合には抽出したピーク電流値ip(peak)について 固定子巻線電流実効値iとip(peak)=√2·i よっ  $T i = i_{p(peak)} / \sqrt{20}$ 関係にある。また例えば図6 の電流波形の平均値を抽出する場合には、抽出した電流 値 $i_{p(AVG)}$ について $i_{p(AVG)} = \{(3\sqrt{2})/\pi\} \cdot i$ よって $i = {\pi/(3\sqrt{2})} \cdot i_{p(AVG)}$ の関係にある。 50 従って上記のいずれでipを抽出しても固定子巻線電流

実効値iを検出できる。また直流電源電圧検出器9より 検出した直流電圧検出値vpNと、電流検出器21からロ ーパスフィルタ部22より抽出した直流分idcと、固定 子巻線電流実効値iと、固定子巻線への印加電圧実効値 Eおよび力率角φについて

 $v_{PN} \cdot i_{dc} = 3 \cdot E \cdot i \cdot cos \phi$ 

の関係がある。ここで固定子巻線への印加電圧実効値E は演算装置1が直流電源電圧検出器9の検出値によりインバータ部6へのオン/オフドライブ信号10を直接制 御することで制御できる。従って、演算装置1は、Eの 10 値を検出できる。従って力率角φは

 $cos \phi = \{vpN \cdot i_{dc} / (3 \cdot E \cdot i)\}$ 

よってφ=cos<sup>-1</sup> {vpN·idc/(3·E·i)} から検出できる。以上検出した固定子巻線電流実効値iと力率角φから脱調検出を行う手段は第1の実施例と同様である。また電流検出器21の位置については、例えば図4において直流電源の平滑コンデンサ8の正側(図4のP点)とインバータ部6との間に挿入しても同様の効果がある。

【0009】次に本発明の第4の実施例を図7に基づい 20 て説明する。図7において、1~10の各部は図1と同 様であり31は電流検出器32、33、34からの検出 値のサンプル・ホールド部である。次に第4の実施例の 動作について説明する。電流検出器32、33、34の 出力はインバータ部6の下段のトランジスタがオンして いる間のみ検出器32、33、34に電流が流れるた め、検出可能である。従って下段のトランジスタが2つ オンしている瞬間、例えばv相とw相がオンしていると して、v相とw相の固定子巻線を流れる瞬時電流値 iv, iwを検出する。この検出値に基づいて、固定子巻 30 線電流実効値i及び力率角φの検出、さらに脱調検出手 段については第1の実施例の場合と同様になる。 また第 3の実施例で固定子巻線への印加電圧検出手段のみ第2 の実施例と同様にした装置、第4の実施例で固定子巻線 への印加電圧検出手段のみ第2の実施例と同様にした装 置も考えられる。

[0010]

【発明の効果】以上述べたように、本発明によれば、固定子巻線電流実効値、及びこれと固定子巻線への印加電圧との力率角とから脱調検出を行うため、センサレス同期モータが高速、大電流、回生モード、停止状態のいずれの状態で脱調しても脱調検出できる。

【図面の簡単な説明】

【図1】 本発明の実施例のセンサレス同期モータ駆動 装置のブロック図である。

【図2】 センサレス同期モータの出力トルク、固定子 巻線電流実効値、力率角の関係図である。

【図3】 本発明の第2実施例のセンサレス同期モータ 駆動装置のブロック図である。

【図4】 本発明の第3実施例のセンサレス同期モータ 駆動装置のブロック図である。

【図5】 同実施例における電流検出器の検出波形図である。

【図6】 同実施例における電流検出器の検出波形から ピークホールド部により抽出できる電圧波形図である。

【図7】 本発明の第4の実施例のセンサレス同期モータ駆動装置のブロック図である。

【図8】 従来のセンサレスブラシレスモータの脱調検 出機能付き駆動装置のブロック図である。

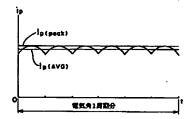
【図9】 上下両トランジスタのオン/オフ後の転流ダイオードを流れる電流の説明図である。

【図10】 従来のセンサレス同期モータの脱調検出機能付駆動装置のブロック図である。

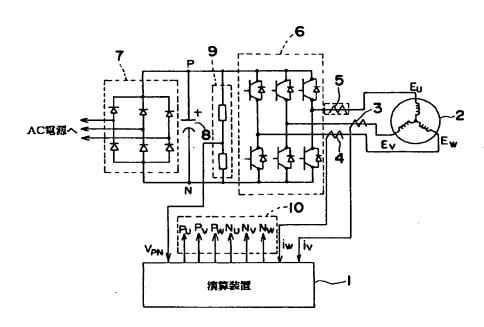
【符号の説明】

1 演算装置、2 センサレス同期モータ、3,4,5 電流検出器、6 インバータ部、7 コンバータ部、8 直流電源の平滑コンデンサ、9 直流電源電圧検出器、10 オン/オフ用ドライブ信号、11 端子電圧検出器、21 電流検出器、22 ローパスフィルタ部、23 ピークホールド部、31 サンプルホールド部、32,33,34 電流検出器

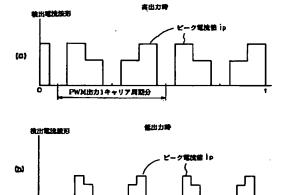
【図6】



【図1】

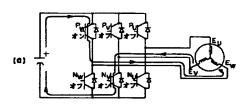


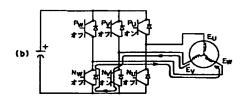
【図5】



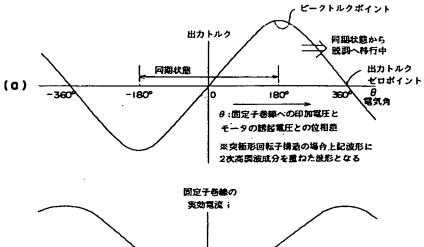
PWM出力1キャリア興盟分

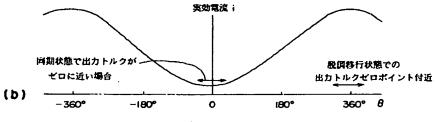
【図9】

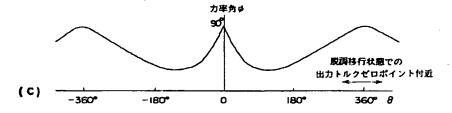




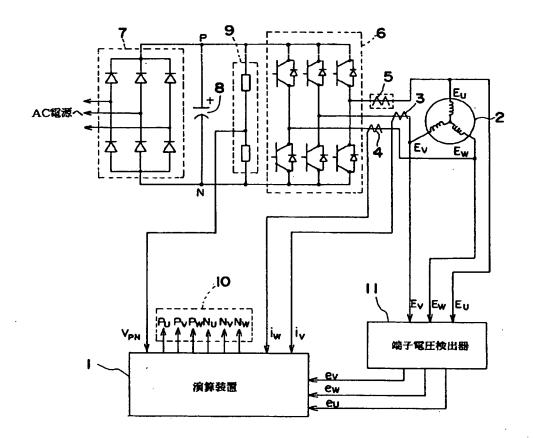
【図2】



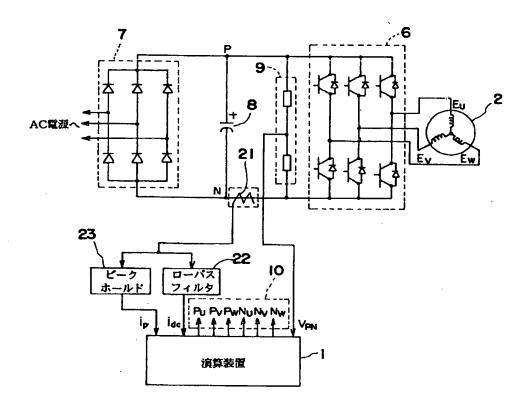




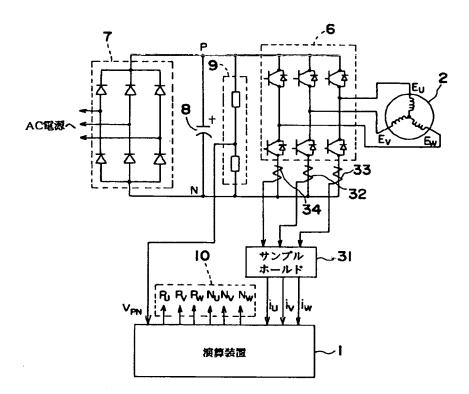
【図3】



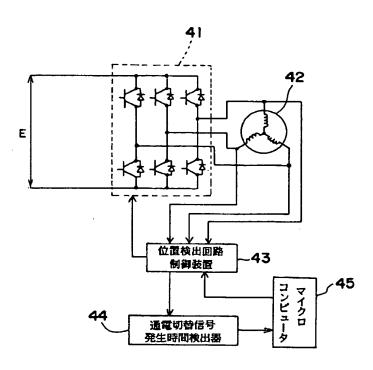
【図4】



【図7】



【図8】



【図10】

